

## Projeto:

# Sistema Eletrônico Para Processamento De Energia Fotovoltaica

## Participantes:

Yales Rômulo de Novaes (Orientador)  
Joselito Anastácio Heerdet (Coorientador)  
Tiago Lemes da Silva (Mestrando)

## Objetivo:

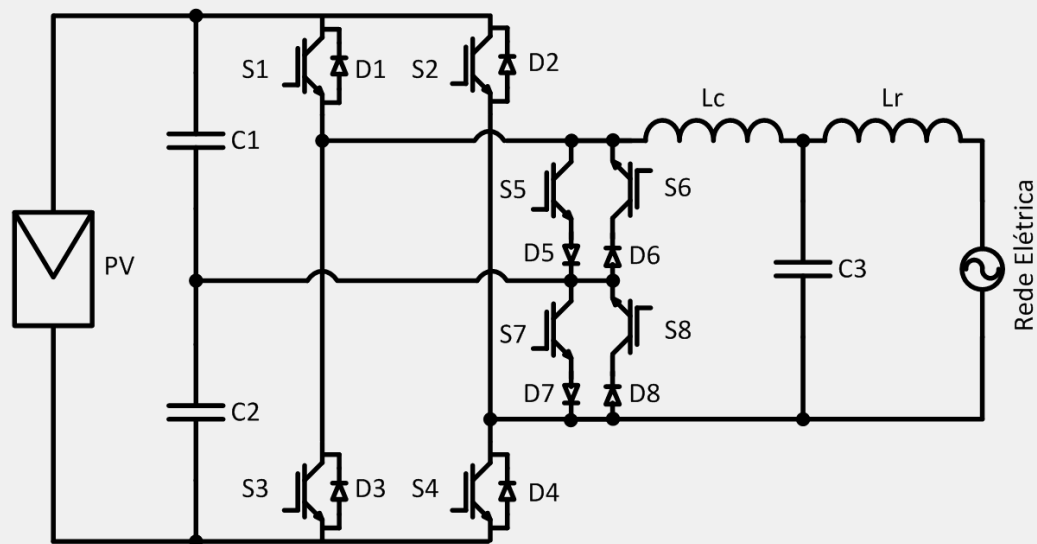
Estudo e análise de uma nova topologia de inversor baseado na topologia NPC T-Type, conectado em paralelo à rede elétrica de distribuição, este inversor deve promover o processamento da energia fotovoltaica de forma eficiente.

## Descrição:

Este projeto contempla três malhas de controle;

- Malha de controle da corrente de saída
- Amortecimento ativo da frequência de ressonância do filtro LCL.
- Controle da tensão diferencial dos capacitores de barramento.

Além disso, o inversor deve operar no MPP dos painéis fotovoltaicos com a mínima corrente de modo comum possível. Por fim para a conexão com a rede elétrica é implementado um algoritmo de PLL.



## Financiador:

UDESC