

Projeto:

CONTROLE DIGITAL DO CONVERSOR CC-CC-FB-ZVS-PWM-PS PARA GERAÇÃO DE PLASMA

Participantes:

Ivan Xavier Zanatta, Marcello Mezaroba (orientador), Luis César Fontana

Objetivo:

Finalizar a integração entre as diversas placas necessárias para o controle digital do conversor. Realizar os testes finais nos softwares, e hardware do conversor.

Descrição:

Tensão de entrada: 220 Vac
Tensão de saída: 0 - 1000 Vcc
Corrente de carga: 0 - 2 A
Potência de saída: 2kVA
Frequência de comutação: 2kHz
Microcontrolador: PIC 16F877
Software monitoramento: LabView

Financiador:

UDESC

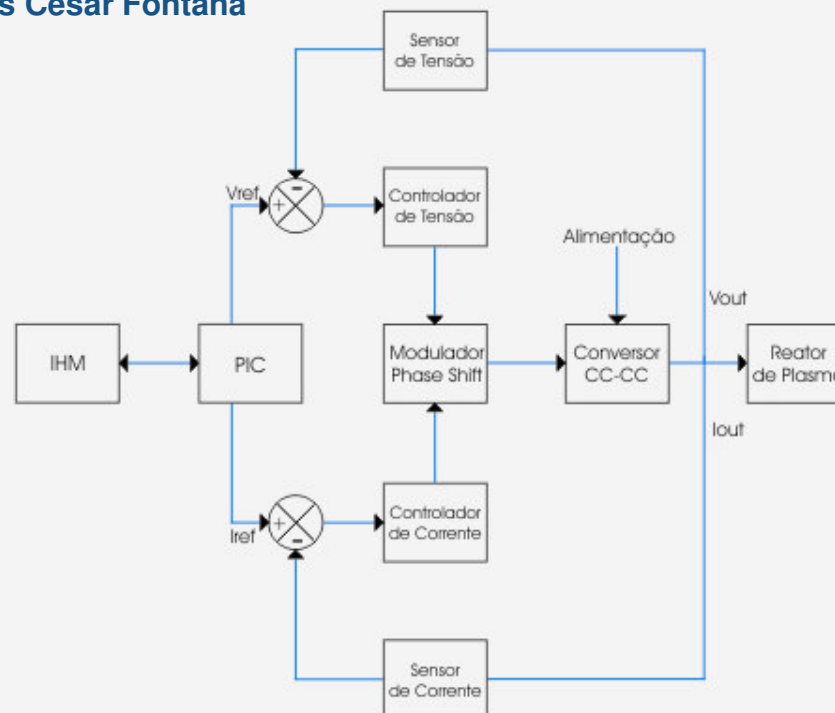


Diagrama de blocos do Conversor